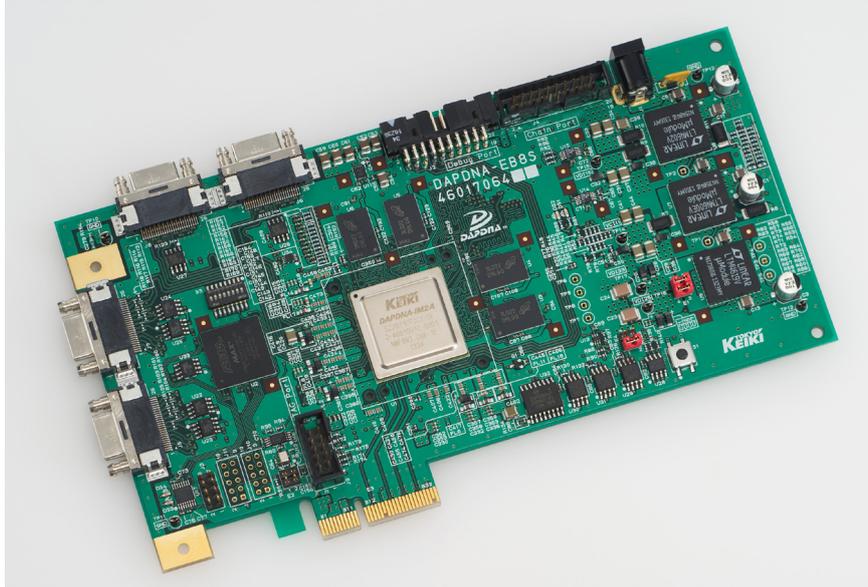


DAPDNA-EB8S

DAPDNA-IM2A 開発用評価ボード



▶ システム試作を容易に実現

DAPDNA-EB8Sは、DAPDNA-IM2Aダイナミック・リコンフィギュラブル・プロセッサのアプリケーション開発や試作プロセス評価を効率よく行うための評価ボードです。

DAPDNA-IM2Aの特徴の1つであるダイレクトI/Oに直接接続されているミニカメラリンクインタフェースによって、カメラ入力によるアプリケーション開発を簡単に行うことができます。

PCI ExpressカードサイズのためPC内部に装着することができ、ボード単体で開発を進めることもできます。

DAPDNA-FW II 統合開発環境やデバッグボックスを組み合わせることにより、DAPDNA-IM2Aのアプリケーション開発をスムーズに行うことができます。

▶ DAPDNA-EB8Sの特徴

DAPDNA-IM2Aの各インタフェースを評価するための主要な機能を装備しています。

- PCI Expressカードエッジ型
- DAPDNA-IM2Aの内部動作監視用デバッグインタフェース
- ダイレクトI/Oコネクタ(ミニカメラリンク/Fコネクタ)により、DAPDNA-IM2Aの拡張接続が可能(DNAモード、最大16個)
- ユーザープログラムをシリアルROMへ書き込み可能
- PCとのデータ送受信にCOMポートが使用可能

▶ DAPDNA-IM2A概要

DAPDNA-IM2Aは、画像処理に適している汎用演算器(PE)を955個搭載したダイナミック・リコンフィギュラブル・プロセッサです。

DAPDNA-IM2A 主な仕様

DAP (デュアル DAP)	高性能 32 ビット RISC プロセッサ × 2 命令キャッシュ 8K バイト、データキャッシュ 8K バイト	
DNA	動的再構成可能な 16 ビット PE (955 個) の 2 次元マトリックス	
DNA コンフィギュ レーション数	3 バンク (フォアグラウンド 1 バンク + バックグラウンド 2 バンク) ※ 4 バンク以上は、メインメモリからロード可	
外部 インタ フェー ス	ダイレクト I/O	FPD Link 規格に準拠したシリアルインタフェース 内部 16 ビット幅、入出力計 4 チャンネル (DNA モードは、複数の DAPDNA-IM2A 接続も可)
	DDR3 SDRAM	1000MT/s、64 ビット幅 DDR3 SDRAM インタフェース 最大容量 2G バイト
	PCI Express	PCI Express Gen2 準拠(4 レーン)
	ROM	ブート用およびプログラム用シリアル ROM インタフェース (SPI)
	外部割り込み その他	7 本 UART 1 チャンネル、GPIO 16 チャンネル
動作周波数	DAP 400MHz、DNA 300MHz	
電源	4 電源: 3.3V (GPIO)、2.5V (PCIe, LVDS)、1.5V (DDR3)、 1.1V (コア)	
パッケージ	HFCBGA パッケージ、676 ピン、鉛フリー (RoHS 対応)	

※PEの種類に関しては、DAPDNA-IM2Aのカタログをご参照ください。

DAPDNA-IM2A のアプリケーションを開発するための関連商品を用意しています

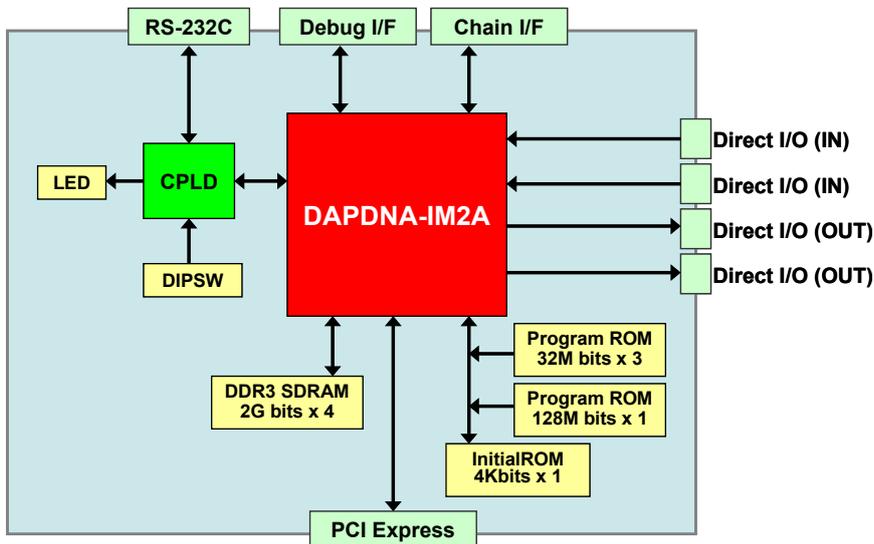
▶ DAPDNA-FW II 統合開発環境

DAPDNA-FW II は、DAPDNA-IM2A向けの統合開発環境です。アルゴリズム開発から実機デバッグまで、開発プロセス全体をカバーします。

▶ DAPDNA-DBUデバッグボックス

DAPDNA-FW II 統合開発環境がインストールされたPCとDAPDNA-EB8Sを、DAPDNA-DBUで接続します。これにより、DAPDNA-FW II のシミュレーションと同じユーザインタフェースで、DAPDNA-IM2A上の実機デバッグをシームレスに行うことができます。

▶ DAPDNA-EB8S 構成図



DAPDNA-EB8S 主な仕様

プロセッサ	DAPDNA-IM2A	1 個搭載
オンボードデバイス	DDR3 SDRAM	1G バイト:DDR3 SDRAM(2G ビット)×4
	ROM	イニシャル ROM:シリアル ROM(SPI:4K ビット)×1
		プログラム ROM:シリアル ROM(SPI:32M ビット×3, 128M ビット×1)
	LED	×4
ディップスイッチ	8 ビット×2	
外部インタフェース	PCI Express	PCI Express rev2.0 準拠(4 レーン)
	ダイレクト I/O	FPD Link 規格入力×2、出力×2
	RS-232C	COM ポート×1
	デバッグ	デバッグインタフェース×1
ボードサイズ	106.68mm(縦)×200.00mm(横) 高さ(最大)15mm	

- ・本資料の掲載内容は、予告なしに変更されることがあります。
- ・本資料の全部または一部を、弊社の文書による事前の承認なくして転載または複製することはかたくお断りいたします。
- ・本資料は、DAPDNA 関連製品(以下、本製品という)の基本的な動作や使い方を述べたもので、弊社もしくは第三者の特許権その他の知的財産権等の権利に関する保証または実施権の許諾を行うものではありません。
- ・本製品を輸出する際には、「外国為替および外国貿易法」等の輸出関連法規を遵守してください。
- ・本製品は、特別に高い品質・信頼性が要求され、その故障や誤動作が直接人命を脅かしたり人体に危害を及ぼす恐れのある機器(原子力制御装置、航空宇宙機器、輸送機器、交通信号機器、燃料制御、医療機器、各種安全装置など)に使用されるよう設計・製造されたものではありません。弊社は、これらの用途へ本製品ご使用になったことにより生じた損害について、責任を負いかねますのでご了承ください。
- ・弊社は製品の品質および信頼性の向上に努めておりますが、半導体製品は故障または誤動作する場合があります。本製品をご使用の場合には、本製品の故障または誤動作が生じた場合でもお客様の機器の安全性に影響を及ぼすことのないよう、お客様の責任で機器の設計を行なってください。

TOKYO KEIKI

東京計器株式会社

油圧制御システムカンパニー

DAPDNA 関連製品お問い合わせ

dapdna@tokyo-keiki.co.jp

本社・東京営業所 03-3737-8616